

## Curriculum Breve

Fabio Salice (SLCFBA62S12C933X) è nato a Como il 12 novembre 1962, risiede a Cantù (CO) - 22063 - in Via S. Vincenzo 22.

Fabio Salice è **ricercatore** dal 1 settembre 1998 e **professore associato** dal 1 maggio 2002 (conferma nel novembre 2005).

Dal 18 maggio 2002, data di costituzione del polo di Como, afferisce ufficialmente al polo stesso dove ha ricoperto, tra le altre, la carica di **delegato dell'orientamento per il Polo di Como** (dal 2008 al 2013). Dal 23 dicembre del 2009 è stato nominato **Presidente del Consiglio di Corso di Studio di Informatica - Polo di Como e di Informatica on Line** (triennio 2010-2012). Dal luglio 2013 ricopre la carica di referente per il **Consiglio degli Studi di Informatica - Polo di Como e di Informatica on Line**.

L'attività di ricerca si rivolge al settore delle architetture di elaborazione, con particolare cura alla dependability dei sistemi e identificazione dei guasti, e agli aspetti legati allo sviluppo di tecnologie assistive per persone fragili. In particolare, dal 2010, rivolge la quasi completa attenzione alla questione relativa al supporto alla persona e nel soddisfacimento dei bisogni di soggetti fragili (particolare attenzione agli anziani e alle fragilità di tipo percettivo). Con questo obiettivo, nel 2010 Fabio ha fondato il gruppo interdisciplinare **ATGroup** - sede presso il polo territoriale di Como- strutturando anche delle relazioni di collaborazione sia con l'associazioni del 3° settore sia con gruppi appartenenti a strutture pubbliche (ASL, ospedali,..) e privati (per esempio, la fondazione Eleonora e Lidia). Inoltre, nel 2012, ha fondato con So.La.Re. il centro CRAiS (Centro Risorse per le Autonomie e l'Inclusione Sociale) rivolto alle persone, alle famiglie e ai contesti in condizione di fragilità e vulnerabilità sociale.

Fabio ha ricevuto i seguenti riconoscimenti:

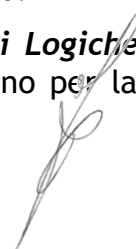
**Best Poster Paper Awards IJCNN '92. - Best Paper Award ICONIP '95 - Best Paper Award ICCD '98.**

## Attività didattica

Nel seguito, per brevità, sono indicati gli intervalli temporali in luogo dell'elenco degli anni e la sola attività didattica in qualità professore associato presso il politecnico di Milano negli ultimi anni (è completamente esclusa la didattica prima del 2001 incluso, quella da ricercatore, quella dal 1992 al 1998 e le attività svolte presso altre istituzioni negli anni 1995-2006)

**Politecnico di Milano, attività svolta in qualità di ricercatore e professore associato (Come titolare (dal 1999 al 2013)):**

- A.A. 2013-'14, A.A. 2012-'13, A.A. 2011-'12, A.A. 2010-'11, A.A. 2009-'10: titolare del corso di **Pervasive System** (NO), tenuto presso il polo territoriale di Como del Politecnico di Milano per la Laurea Magistrale (ex. Laurea Specialistica) in Ingegneria Informatica. Il corso è tenuto in lingua inglese dal 2009-'10.
- A.A. 2013-'14, A.A. 2012-'13, A.A. 2011-'12: titolare del corso di **Reti Logiche** (NO), tenuto presso il polo territoriale di Como del Politecnico di Milano per la Laurea in Ingegneria Informatica.



- A.A. 2008-'09, A.A. 2007-'08, A.A. 2006-'07, A.A. 2005-'06 e A.A. 2004-'05: titolare del corso di **Design Methodologies For Hardware/Software Systems** (NO), tenuto presso il polo di Como del Politecnico di Milano per la laurea specialistica in Ingegneria Informatica. Il corso è tenuto in lingua inglese dal 2006-'07.
- A.A. 2008-'09, A.A. 2007-'08, A.A. 2007-'07, A.A. 2005-'06, A.A. 2004-'05 e A.A. 2003-'04: titolare del corso di **Progettazione e Sistemi Digitali** (NO), tenuto presso il polo di Como del Politecnico di Milano per la laurea in Ingegneria Informatica.
- A.A. 2008-'09, A.A. 2007-'08, A.A. 2006-'07, A.A. 2005-'06 e A.A. 2004-'05: titolare del corso di **Embedded System Project** (NO), tenuto presso il polo di Como del Politecnico di Milano per la laurea specialistica in Ingegneria Informatica. Il corso è tenuto in lingua inglese dal 2006-'07.
- A.A. 2008-'09, A.A. 2007-'08, A.A. 2007-'07, A.A. 2005-'06, A.A. 2004-'05 e A.A. 2003-'04: titolare del corso di **Progetto di Reti Logiche** (NO), tenuto presso il polo di Como del Politecnico di Milano per la laurea in Ingegneria Informatica.
- A.A. 2006-'07, A.A. 2004-'05, A.A. 2003-'04, A.A. 2002-'03 e A.A. 2001-'02: titolare del corso di **Reti Logiche** (NO), tenuto presso il campus Leonardo del Politecnico di Milano per la laurea in Ingegneria Elettronica e Telecomunicazioni.

### **Dottorandi, Assegnisti, Studenti di Laurea e di Master**

Qui di seguito, e per brevità si riposta solo la lista dei dottorandi per i quali è (o è stato) relatore:

- XXVII ciclo di dottorato in Ingegneria Informatica e automatica, **Hassan Saidinejad e Fabio Veronese**
- XXIV ciclo di dottorato in Ingegneria Informatica e automatica, **Luca Amati**.
- XXI ciclo di dottorato in Ingegneria Informatica e automatica, **Laura Frigerio**.
- Co-relatore (con Donatella Sciuto), XIV ciclo di dottorato in Ingegneria Informatica e automatica, **Luigi Pomante**.

### **Attività scientifica e organizzativa**

Nel seguito, per brevità, sono indicate solo alcune attività a livello internazionale.

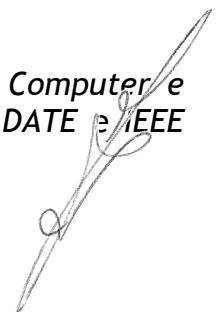
#### **Coinvolgimento in attività organizzative in conferenze:**

General Co-chair per Symposium on Defect and Fault Tolerance in VLSI Systems 2011 - Program Co-chair per Symposium on Defect and Fault Tolerance in VLSI Systems 2010;

Comitato tecnico di programma: Symposium on Defect and Fault Tolerance in VLSI Systems (2008, 2009), DATE 2007;

#### **Ruolo di revisore:**

Revisore per *Journal Of Electronic Testing (JETTA)*, *IEEE Transaction on Computer e IEEE Transaction on CAD* e per i congressi internazionali: *IEEE DAC*, *IEEE DATE* e *IEEE CODES*, *AAATE*.



## Elenco pubblicazioni di Fabio Salice

Relativamente alle pubblicazioni svolte in collaborazione con altri autori, l'attività di ricerca è stata svolta in stretta collaborazione tra gli autori, il cui contributo è pertanto da ritenersi paritetico.

### Riassunto pubblicazioni suddiviso per categorie

Articoli pubblicati su riviste internazionali con comitato scientifico di revisione internazionale	17
Articoli pubblicati come capitoli di libri internazionali con comitato scientifico di revisione internazionale	2
Articoli presentati a conferenze internazionali con comitato scientifico di revisione e che sono stati pubblicati negli atti a cura dell'organizzazione del congresso (IEEE, ACM,...)	91
Articoli pubblicati su riviste nazionali	3
Libri e Capitoli di libri di carattere scientifico/didattico	2
Rapporti Tecnici progetti ESPRIT	6
Rapporti interni	8
Tesi di Dottorato di Ricerca	1
Altre attività editoriali	1

Per brevità si riportano solo le più recenti pubblicazioni, e solo su rivista, internazionali con comitato di revisione internazionale

- [RI1] C. Bolchini F. Salice F. A. Schreiber L. Tanca  
*Logical and Physical Design Issues for Smart Card Databases*  
 ACM Trans. on Information Systems (TOIS) ACM Vol. 21, no. 3 pp. 254-285, 2003  
 1046-8188
- [RI2] C. Brandolese, W. Fornaciari, L. Pomante, F. Salice, D. Sciuto  
*Affinity-driven system design exploration for heterogeneous multiprocessor SoC,*  
 IEEE Transactions on Computers, Volume 55, Issue 5, May 2006 pp. 508 - 519.
- [RI3] Con C. Bolchini, P. Ferrandi, P. L. Lanzi  
*Evolving Classifiers on Field Programmable Gate Arrays: Migrating XCS to FPGAs*  
 Journal of System Architectures (JSA) Elsevier Vol. 52 no. 8-9 pp. 516-533, 2006.  
 1383-7621.
- [RI4] Con C. Bolchini, A. Miele, M. Rebaudengo, D. Sciuto, L. Sterpone, M. Violante  
*Software and Hardware Techniques for SEU Detection in IP Processors*  
 Journal of Electronic Testing, Springer Netherlands, gennaio 2008.

Como, 1 ottobre 2013

Fabio Salice

